(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平8-330600

(43)公開日 平成8年(1996)12月13日

(51) Int.Cl.6

識別記号

庁内整理番号

FΙ

技術表示箇所

H01L 29/786

H 0 5 B 33/26

H01L 29/78 H05B 33/26

616V

審査請求 未請求 請求項の数14 OL (全 11 頁)

(21)出願番号

特顯平8-65774

(22)出願日

平成8年(1996)3月22日

(31)優先権主張番号 特願平7-65943

(32)優先日

平7 (1995) 3 月24日

(33)優先権主張国

日本(JP)

(71) 出願人 000003067

ティーディーケイ株式会社

東京都中央区日本橋1丁目13番1号

(71)出願人 000153878

株式会社半導体エネルギー研究所

神奈川県厚木市長谷398番地

(72)発明者 山内 幸夫

神奈川県厚木市長谷398番地 株式会社半

導体エネルギー研究所内

(72) 発明者 荒井 三千男

東京都中央区日本橋一丁目13番1号 ティ

ーディーケイ株式会社内

(74)代理人 弁理士 山谷 晧榮 (外2名)

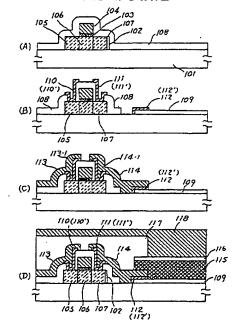
(54) [発明の名称] 蒋膜トランジスタ、有機ELディスプレイ装置及び有機ELディスプレイ装置の製造方法

(57)【要約】

【課題】有機ELディスプレイ装置の薄膜トランジスタ において、バリアメタルの溶出にもとづく短絡や断線を 防止すること。

【解決手段】薄膜トランジスタのソース領域105また はドレイン領域107を構成するシリコン活性層102 と、該シリコン活性層102に接続されるアルミニウム 配線113、114との間に、チタンまたは窒素含有量 が50 a t m%以下の窒化チタンよりなるバリアメタル 110、111を設ける。

本発明の実施の形態説明図



【特許請求の範囲】

【請求項1】ソースまたはドレインを構成するシリコン 活性層と、該シリコン活性層に接続されるアルミニウム 配線との間に、チタンよりなるバリアメタルを設けたこ とを特徴とする薄膜トランジスタ。

【請求項2】ソースまたはドレインを構成するシリコン 活性層と、該シリコン活性層に接続されるアルミニウム 配線との間に、窒素を50atm%以下含有する窒化チ タンよりなるバリアメタルを設けたことを特徴とする薄 膜トランジスタ。

[請求項3] 有機EL素子と、該有機EL素子に接続さ れた電流制御用薄膜トランジスタを有するアクティブマ トリックス駆動型の有機ELディスプレイ装置であっ

前記電流制御用薄膜トランジスタは、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、チタンよりなるバリアメタルが設けられている ことを特徴とする有機ELディスプレイ装置。

【請求項4】有機Eし素子と、該有機Eし素子に接続さ れた電流制御用薄膜トランジスタを有するアクティブマ 20 り、 トリックス駆動型の有機ELディスプレイ装置であっ て、

前記電流制御用薄膜トランジスタは、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、窒素を50 a t m%以下含有する窒化チタンよ りなるバリアメタルを設けたことを特徴とする有機EL ディスプレイ装置。

【請求項5】有機EL素子と、該有機EL素子に接続さ れた電流制御用薄膜トランジスタと、前記電流制御用薄 膜トランジスタのスイッチングを行うスイッチ用薄膜ト 30 ランジスタを有するアクティブマトリックス駆動型の有 機ELディスプレイ装置であって、

前記電流制御用薄膜トランジスタと、前記スイッチ用薄 膜トランジスタのそれぞれにおいて、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、チタンよりなるバリアメタルを設けたことを特 徴とする有機ELディスプレイ装置。

[請求項6]有機Eし素子と、該有機Eし素子に接続さ れた電流制御用薄膜トランジスタと、前記電流制御用薄 ランジスタを有するアクティブマトリックス駆動型の有 機ELディスプレイ装置であって、

前記電流制御用薄膜トランジスタと、前記スイッチ用薄 膜トランジスタのそれぞれにおいて、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、窒素を50 a t m%以下含有する窒化チタンよ りなるバリアメタルを設けたことを特徴とする有機EL ディスプレイ装置。

【請求項7】有機EL素子がマトリックス状に設けられ た、アクティブマトリックス駆動型の有機ELディスプ 50 る密着用金属が設けられていることを特徴とする有機E

レイ装置であって、

前記有機EL素子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に、チタンよりな るバリアメタルを設けたことを特徴とする有機ELディ スプレイ装置。

【請求項8】有機Eし累子がマトリックス状に設けられ た、アクティブマトリックス駆動型の有機ELディスプ レイ装置であって、

前記有機EL素子を構成する透明電極と、前記透明電極 10 に接続されるアルミニウム配線との間に、窒素を50a tm%以下含有する窒化チタンよりなるバリアメタルを 設けたことを特徴とする有機ELディスプレイ装置。

【請求項9】有機EL素子と、該有機EL素子に接続さ れた電流制御用薄膜トランジスタを有するアクティブマ トリックス駆動型の有機ELディスプレイ装置であっ

前記電流制御用薄膜トランジスタは、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、チタンよりなるバリアメタルが設けられてお

前記有機EL素子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に、チタンよりな る密着用金属が設けられていることを特徴とする有機E しディスプレイ装置。

【請求項10】有機EL素子と、該有機EL素子に接続 された電流制御用薄膜トランジスタを有するアクティブ マトリックス駆動型の有機ELディスプレイ装置であっ て、

前記電流制御用薄膜トランジスタは、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、窒素を50atm%以下含有する窒化チタンよ りなるバリアメタルが設けられており、

前記有機EL素子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に、窒素を50a tm%以下含有する窒化チタンよりなる密着用金属が設 けられていることを特徴とする有機ELディスプレイ装

【請求項11】有機EL素子と、該有機EL素子に接続 された電流制御用薄膜トランジスタと、前記電流制御用 膜トランジスタのスイッチングを行うスイッチ用薄膜ト 40 薄膜トランジスタのスイッチングを行うスイッチ用薄膜 トランジスタを有するアクティブマトリックス駆動型の 有機ELディスプレイ装置であって、

> 前記電流制御用薄膜トランジスタと、前記スイッチ用薄 膜トランジスタのそれぞれにおいて、シリコン活性層 と、該シリコン活性層に接続されるアルミニウム配線と の間に、チタンよりなるパリアメタルが設けられてお

> 前記有機EL素子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に、チタンよりな

3

Lディスプレイ装置。

[請求項12] 有機EL素子と、該有機EL素子に接続された電流制御用薄膜トランジスタと、前記電流制御用薄膜トランジスタと、前記電流制御用薄膜トランジスタのスイッチングを行うスイッチ用薄膜トランジスタを有するアクティブマトリックス駆動型の有機ELディスプレイ装置であって、

前記電流制御用薄膜トランジスタと、前記スイッチ用薄膜トランジスタのそれぞれにおいて、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する窒化チタンよ 10 りなるパリアメタルが設けられており、

前記有機EL素子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に、窒素を50 a t m%以下含有する窒化チタンよりなる密着用金属が設けられていることを特徴とする有機ELディスプレイ装置。

【請求項13】有機EL累子と、該有機EL累子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型の有機ELディスプレイ装置を製造するに除し、

前記電流制御用薄膜トランジスタのシリコン活性層と、 該シリコン活性層に接続されるアルミニウム配線との間 に設けられたバリアメタルと、

前記有機EL素子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に設けられる密着 用金属とがチタンにより同時に形成されることを特徴と する有機ELディスプレイ装置の製造方法。

【請求項14】有機EL素子と、該有機EL素子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型の有機ELディスプレイ装置を製造 30するに際し、

前記電流制御用薄膜トランジスタのシリコン活性層と、 該シリコン活性層に接続されるアルミニウム配線との間 に設けられたバリアメタルと、

前記有機E L 累子を構成する透明電極と、前記透明電極 に接続されるアルミニウム配線との間に設けられる密着 用金属とが窒素を50 a t m%以下含有する窒化チタン により同時に形成されることを特徴とする有機E L ディスプレイ装置の製造方法。

【発明の詳細な説明】

[0001]

[発明の属する技術分野] 本発明は、有機エレクトロルミネセンス (EL) ディスプレイ装置に使用される薄膜トランジスタ、有機ELディスプレイ装置及びその製造方法に係り、有機ELディスプレイの信頼性を向上するものに関する。

[0002]

[従来の技術]近年において、有機EL素子を用いた、 ディスプレイ装置が開発されている。有機EL素子を多 数使用した有機ELディスプレイをアクティブマトリッ 50

クス回路により駆動する場合、各ELのビクセル(画素)には、このビクセルに対して供給する電流を制御するための薄膜トランジスタが一組ずつ接続される。

【0003】従来のアクティブマトリックス型の有機E Lディスプレイ装置の回路図の一例を図4に示す。この 有機Eしディスプレイ装置は、X方向信号線301-1、301-2・・・、Y方向信号線302-1、30 2-2・・・、電源(Vdd)線303-1、303-2・・・、スイッチ用薄膜トランジスタ304-1、3 04-2・・・、電流制御用薄膜トランジスタ305-1、305-2・・・、有機Eし素子306-1、30 6-2・・・、コンデンサ307-1、307-2・・ 、X方向周辺駆動回路308、Y方向周辺駆動回路3 09等により構成される。

【0004】X方向信号線301、Y方向信号線302 により画素が特定され、その画素においてスイッチ用薄膜トランジスタ304がオンにされる。これにより電流制御用薄膜トランジスタ305がオンにされ、電源線303より供給される電流により有機EL素子306に電20流が流れ、これが発光される。

[0005] 例えばX方向信号線301-1に画像データに応じた信号が出力され、Y方向信号線302-1にY方向走査信号が出力されると、これにより特定された画素のスイッチ用薄膜トランジスタ304-1がオンになり、画像データに応じた信号により電流制御用薄膜トランジスタ305-1が導通されて有機EL素子306-1にこの画像データに応じた電流が流れ、発光される。

[0006]図3に従来の有機ELディスプレイ装置の画素部の構成の部分的断面図を示す。この図3では、電流制御用薄膜トランジスタと、有機EL素子を示す。図3において、ガラス等の基板201上に、活性シリコン層202、ゲート絶縁膜203、ゲート電極204が形成される。そして活性シリコン層202には、ソース領域205、チャネル形成領域206、ドレイン領域207が設けられ、薄膜トランジスタが構成される。

【0007】さらに層間絶縁膜208に設けられたコンタクトホールに、バリアメタル210、211を介して、ソース領域205、ドレイン領域207にそれぞれ7ルミニウム製のソース電極213-1、ドレイン電極214-1が設けられている。

[0008]またガラス等の基板201に設けられたITO(酸化インジューム・スズ)の透明電極209上に、有機EL層215、上部電極216が設けられてEL素子部を構成している。このITOの透明電極209には密着用金属212を介して、その一端が前記ドレイン電極214-1となるアルミニウム配線214が接続されている。

[0009]そして有機EL素子の上部電極216の上面以外の部分に、薄膜トランジスタ部分を覆うように、

4

保護膜217が設けられ、有機EL素子の上部電極21 6の上面には、アルミニウム等により共通電極218が 設けられている。

【0010】図3に示すように、一般に薄膜トランジス タでは、シリコン活性層のソース領域205、ドレイン 領域207と、これらにそれぞれ接続されるアルミニウ ム製のソース電極213-1、ドレイン電極214-1 との間には、バリアメタル210と211が介在されて いる。これらのバリアメタル210、211は、活性シ のソース電極213-1、ドレイン電極214-1側へ の拡散、消失することを防止するために設けられてい る。なおこのバリアメタル210、211は、従来では 主にクロムが使用されていた。

【0011】一方、有機EL素子部において、ITOよ りなる透明電極209とアルミニウム配線214を直接 接触させると、電食や密着性低下等の不良が発生し易 い。このような不良の発生を防ぎ、アルミニウム配線2 14と透明電極209との良好な密着性を保つため、透 金属212を挟むことが必要であった。そして従来では この密着用金属212として、前記薄膜トランジスタの バリアメタル210、211と同じく、主にクロムが使 用されていた。なお図3において213はアルミニウム 配線である。

[0012]

【発明が解決しようとする課題】 このような有機 E L デ ィスプレイ装置において、薄膜トランジスタのバリアメ タル210、211として用いられたクロムが、EL素 子を構成する上部電極216や透明電極209の方に溶 30 出し、即ち電食によりこれらと薄膜トランジスタとの間 に、溶出したクロムによる導線が形成され、短絡状態と なってしまうことがあった。

【0013】さらに動作を続けると、薄膜トランジスタ のバリアメタル210、211を構成していたクロムが 全て溶出してしまい、ソース領域205やドレイン領域 207と、アルミニウム電極213-1、214-1と の間が抜けて空隙が生じ、断線状態に至ることがあっ

【0014】その結果、薄膜トランジスタとしての機能 40 を果たすことができなくなり、有機ELディスプレイ装 置としての信頼性を大幅に低下させることになる。本発 明者等はこの原因を検討した結果、下記の理由に基づく ものと解明することができた。

【0015】まず有機EL層215を構成する有機EL 材料は、吸湿性が強く、大気中の水分を吸収し易い性質 を有するので、有機EL層215から水分が発生する。 また有機EL層215を発光させて、ピクセルを表示す るために、有機EL層215に接続された電流制御用薄 膜トランジスタ及びそれを動作させるスイッチ用薄膜ト 50 活性層に接続されるアルミニウム配線との間に、チタン

ランジスタには、比較的大きな直流電流(バイアス電 流)が連続的に流れる。

【0016】 このように、有機EL層215中から発生 する水分と、バイアス電流により、薄膜トランジスタの バリアメタル210、211を構成するクロムがイオン 化して有機EL素子側に移動し、短絡や断線の原因とな ることが解明された。

【0017】との現象は、電流制御用薄膜トランジスタ のみではなく、スイッチ用薄膜トランジスタにおいても リコン層202におけるシリコン原子がアルミニウム製 10 みられることがあった。従って、本発明の目的は、有機 ELディスプレイにおいて、このような薄膜トランジス タの動作における短絡や断線という不良の発生を防止 し、有機ELディスプレイの信頼性を髙めることであ

[0018]

【課題を解決するための手段】このような本発明の目的 は、下記(1)~(14)の如く構成あるいは製造方法 により達成することができる。

(1) ソースまたはドレインを構成するシリコン活性層 明電極209とアルミニウム配線214との間に密着用 20 と、該シリコン活性層に接続されるアルミニウム配線と の間に、チタンよりなるバリアメタルを設けたことを特 徴とする薄膜トランジスタ。

> 【0019】(2)ソースまたはドレインを構成するシ リコン活性層と、該シリコン活性層に接続されるアルミ ニウム配線との間に、窒素を50atm%以下含有する 窒化チタンよりなるバリアメタルを設けたことを特徴と する薄膜トランジスタ。

【0020】(3)有機EL素子と、該有機EL素子に 接続された電流制御用薄膜トランジスタを有するアクテ ィブマトリックス駆動型の有機ELディスプレイ装置で あって、前記電流制御用薄膜トランジスタは、シリコン 活性層と、該シリコン活性層に接続されるアルミニウム 配線との間に、チタンよりなるバリアメタルが設けられ ていることを特徴とする有機ELディスプレイ装置。

【0021】(4)有機EL素子と、該有機EL素子に 接続された電流制御用薄膜トランジスタを有するアクテ ィブマトリックス駆動型の有機ELディスプレイ装置で あって、前記電流制御用薄膜トランジスタは、シリコン 活性層と、該シリコン活性層に接続されるアルミニウム 配線との間に、窒素を50 a t m%以下含有する窒化チ タンよりなるバリアメタルを設けたことを特徴とする有 機ELディスプレイ装置。

【0022】(5)有機EL素子と、該有機EL素子に 接続された電流制御用薄膜トランジスタと、前記電流制 御用薄膜トランジスタのスイッチングを行うスイッチ用 薄膜トランジスタを有するアクティブマトリックス駆動 型の有機ELディスプレイ装置であって、前記電流制御 用薄膜トランジスタと、前記スイッチ用薄膜トランジス タのそれぞれにおいて、シリコン活性層と、該シリコン

よりなるバリアメタルを設けたことを特徴とする有機E しディスプレイ装置。

【0023】(6)有機EL素子と、該有機EL素子に 接続された電流制御用薄膜トランジスタと、前記電流制 御用薄膜トランジスタのスイッチングを行うスイッチ用 薄膜トランジスタを有するアクティブマトリックス駆動 型の有機ELディスプレイ装置であって、前記電流制御 用薄膜トランジスタと、前記スイッチ用薄膜トランジス タのそれぞれにおいて、シリコン活性層と、該シリコン 活性層に接続されるアルミニウム配線との間に、窒素を 10 50atm%以下含有する窒化チタンよりなるバリアメ タルを設けたことを特徴とする有機ELディスプレイ装

【0024】(7)有機EL素子がマトリックス状に設 けられた、アクティブマトリックス駆動型の有機ELデ ィスプレイ装置であって、前記有機EL素子を構成する 透明電極と、前記透明電極に接続されるアルミニウム配 線との間に、チタンよりなるバリアメタルを設けたこと を特徴とする有機ELディスプレイ装置。

【0025】(8)有機EL素子がマトリックス状に設 20 けられた、アクティブマトリックス駆動型の有機ELデ ィスプレイ装置であって、前記有機EL素子を構成する 透明電極と、前記透明電極に接続されるアルミニウム配 線との間に、窒素を50atm%以下含有する窒化チタ ンよりなるバリアメタルを設けたことを特徴とする有機 ELディスプレイ装置。

【0026】(9)有機EL素子と、該有機EL素子に 接続された電流制御用薄膜トランジスタを有するアクテ ィブマトリックス駆動型の有機ELディスプレイ装置で 活性層と、該シリコン活性層に接続されるアルミニウム 配線との間に、チタンよりなるバリアメタルが設けられ ており、前記有機Eし素子を構成する透明電極と、前記 透明電極に接続されるアルミニウム配線との間に、チタ ンよりなる密着用金属が設けられていることを特徴とす る有機ELディスプレイ装置。

【0027】(10)有機Eし素子と、該有機Eし素子 に接続された電流制御用薄膜トランジスタを有するアク ティブマトリックス駆動型の有機ELディスプレイ装置 ン活性層と、該シリコン活性層に接続されるアルミニウ ム配線との間に、窒素を50atm%以下含有する窒化 チタンよりなるパリアメタルが設けられており、前記有 機EL素子を構成する透明電極と、前記透明電極に接続 されるアルミニウム配線との間に、窒素を50atm% 以下含有する窒化チタンよりなる密着用金属が設けられ ていることを特徴とする有機ELディスプレイ装置。

【0028】(11)有機EL素子と、該有機EL素子 に接続された電流制御用薄膜トランジスタと、前記電流 制御用薄膜トランジスタのスイッチングを行うスイッチ 50 メタルとしてチタンまたは窒素の含有量が50atm%

用薄膜トランジスタを有するアクティブマトリックス駆 動型の有機ELディスプレイ装置であって、前記電流制 御用薄膜トランジスタと、前記スイッチ用薄膜トランジ スタのそれぞれにおいて、シリコン活性層と、該シリコ ン活性層に接続されるアルミニウム配線との間に、チタ ンよりなるバリアメタルが設けられており、前記有機E し素子を構成する透明電極と、前記透明電極に接続され るアルミニウム配線との間に、チタンよりなる密着用金 属が設けられていることを特徴とする有機ELディスプ レイ装置。

【0029】(12)有機EL素子と、該有機EL素子 に接続された電流制御用薄膜トランジスタと、前記電流 制御用薄膜トランジスタのスイッチングを行うスイッチ 用薄膜トランジスタを有するアクティブマトリックス駆 動型の有機ELディスプレイ装置であって、前記電流制 御用薄膜トランジスタと、前記スイッチ用薄膜トランジ スタのそれぞれにおいて、シリコン活性層と、該シリコ ン活性層に接続されるアルミニウム配線との間に、窒素 を50atm%以下含有する窒化チタンよりなるバリア メタルが設けられており、前記有機EL素子を構成する 透明電極と、前記透明電極に接続されるアルミニウム配 線との間に、窒素を50atm%以下含有する窒化チタ ンよりなる密着用金属が設けられていることを特徴とす る有機ELディスプレイ装置。

【0030】(13)有機EL素子と、該有機EL素子 に接続された電流制御用薄膜トランジスタを有するアク ティブマトリックス駆動型の有機ELディスプレイ装置 を製造するに際し、前記電流制御用薄膜トランジスタの シリコン活性層と、該シリコン活性層に接続されるアル あって、前記電流制御用薄膜トランジスタは、シリコン 30 ミニウム配線との間に設けられたバリアメタルと、前記 有機EL素子を構成する透明電極と、前記透明電極に接 続されるアルミニウム配線との間に設けられる密着用金 属とがチタンにより同時に形成されることを特徴とする 有機ELディスプレイ装置の製造方法。

【0031】(14)有機EL素子と、該有機EL素子 に接続された電流制御用薄膜トランジスタを有するアク ティブマトリックス駆動型の有機ELディスプレイ装置 を製造するに際し、前記電流制御用薄膜トランジスタの シリコン活性層と、該シリコン活性層に接続されるアル であって、前記電流制御用薄膜トランジスタは、シリコ 40 ミニウム配線との間に設けられたパリアメタルと、前記 有機EL素子を構成する透明電極と、前記透明電極に接 続されるアルミニウム配線との間に設けられる密着用金 属とが窒素を50atm%以下含有する窒化チタンによ り同時に形成されることを特徴とする有機 E Lディスプ レイ装置の製造方法。

> 【0032】とのように、有機EL素子に接続された薄 膜トランジスタにおいて、薄膜トランジスタのソース又 はドレインである活性シリコン層と、有機EL素子に接 続されたアルミニウム配線との接触部において、バリア

以下含有される窒化チタンを用いることにより、発明者 は有機EL素子と共に使用されていても、バリアメタル の流出がないということを発見した。そしてこれにより バリアメタルの溶出による短絡や断線を防ぎ、有機EL ディスプレイ装置の信頼性を向上させることができた。 【0033】また有機EL素子を構成するITOの透明 電極と、との!TOの透明電極に接続されるアルミニウ ム配線との間に設けられる密着金属として、チタン又は 窒素の含有量が50atm%以下の窒化チタンの層を設 けることにより、「TOの透明電極とアルミニウム配線 10 との密着性を向上することができ、この点からも有機E レディスプレイ装置の信頼性を向上することができた。 [0034]

【発明の実施の形態】本発明の第1の実施の形態を図1 に基づき説明する。第1の実施の形態ではバリアメタル として窒化チタンを用いた薄膜トランジスタを有する有 機ELディスプレイ装置を構成した例を示し、図3にお ける電流制御用薄膜トランジスタ305と、有機EL素 子306に対する部分を示す。

[0035]図1(A)に示す如く、先ず基板101上 20 に通常の固相成長法により多結晶シリコン薄膜を形成 し、この多結晶シリコン薄膜を島状に加工して、シリコ ン活性層102を得る。この基板101としては、例え ば石英基板を使用することができる。

【0036】次に、このシリコン活性層102の上にS iO, よりなるゲート絶縁膜103、アルミニウムより なるゲート電極104を形成する。その後シリコン活性 層102に不純物をドープして、ソース領域105、チ ャネル形成領域106及びドレイン領域107が形成さ れる。そしてこれらの上全面に、SiO、よりなる層間 30 絶縁膜108が形成される。

【0037】次に、図1(B)に示す如く、層間絶縁膜 108にエッチング処理を施し、ソース領域105、ド レイン領域107及びEL素子形成領域に開孔を設け る。そしてITO(酸化インジューム・スズ)膜がスパ ッタ法により形成され、加工されてEL素子形成領域に 透明電極109が形成される。との場合、層間絶縁膜1 08のEし素子形成領域には開孔を設けず、層間絶縁膜 108上に透明電極109を設けてもよい。

【0038】次に窒化チタン膜を形成する。この場合、 窒素を10atm%含有する窒化チタン膜を、膜厚10 0点~1000点、例えば500点の厚さで、基板全面 に形成した。

[0039] その後これをエッチング処理して、ソース 領域105とドレイン領域107と、透明電極109の 上部であってアルミニウム配線が接続される部分に、い ずれも窒化チタン膜よりなるバリアメタル110、11 1及び密着用金属112が同時に形成される。

【0040】勿論スイッチ用薄膜トランジスタや、周辺 駆動回路を構成する薄膜トランジスタの窒化チタンより 50 【0048】それから図1(C)に示す如く、全面にア

なるバリアメタルを、この工程において同時に形成して もよい、このようにして、窒化チタンよりなるバリアメ タル及び密着用金属を同時に形成することができる。

【0041】それから、図1(C)に示す如く、全面に アルミニウム膜が6000A形成され、これがエッチン グ処理されて、ソース電極 1 1 3 - 1 が形成されるアル ミニウム配線113と、ドレイン電極114-1と密着 用金属112とを接続するアルミニウム配線114が設 けられる。

[0042] そして、図1(D) に示す如く、有機EL 層115とEし素子の上部電極116が有機Eし素子形 成領域に設けられた。とれらは、それぞれメタルマスク が設けられた状態で、真空蒸着法を行うことにより形成 された。との上部電極116は、例えば銀を含むマグネ シウム膜により構成される。

【0043】次に、有機EL素子の上部電極116上に 開孔が設けられてSiO、膜の保護膜117が形成さ れ、更に共通電極118が、マトリックス部全面にアル ミニウムを設けることで形成され、有機ELディスプレ イ装置が完成された。

【0044】本発明の第2の実施の形態について説明す る。本発明の第2の実施の形態ではバリアメタル11 0、111や密着用金属112等にチタンを使用したも のである。その製造工程図は図1と全く同じであるの で、図1に従って簡単に説明する。

【0045】図1(A)に示す如く、基板101上に多 結晶シリコン薄膜を形成し、これを島状に加工して、シ リコン活性層102を得る。とのシリコン活性層102 の上にSi〇、よりなるゲート絶縁膜103、アルミニ ウムよりなるゲート電極104を形成し、不純物をドー プレてソース領域105、チャネル形成領域106及び ドレイン領域107を形成し、これらにSiO,よりな る層間絶縁膜108を形成する。

【0046】次に、図1(B)に示す如く、層間絶縁膜 108をエッチングして、ソース領域105、ドレイン 領域107、EL素子形成領域に開孔を設ける。そして ITO膜がスパッタ法により形成され、加工されてEL 素子形成領域に透明電極109を形成する。この場合、 EL素子形成領域には開孔を設けず、層間絶縁膜108 40 上に透明電極109を設けてもよい。

【0047】それからチタン膜を、100Å~1000 A、例えば500Aの厚さで基板全面に形成し、これを エッチング処理して、ソース領域105と、ドレイン領 域107と、透明電極109との上部のアルミニウム配 線が接続される部分に、チタン膜よりなるバリアメタル 110′、111′及び密着用金属112′を同時に形 成する。勿論スイッチ用薄膜トランジスタや周辺駆動回 路を構成する薄膜トランジスタのチタンよりなるバリア メタル及び密着用金属を同時に形成できる。

ルミニウム膜が6000A形成され、これがエッチング 処理されて、ソース電極113-1が形成されるアルミ ニウム配線113と、ドレイン電極114-1と密着用 金属112とを接続するアルミニウム配線114が設け られる。

[0049] そして、図1(D) に示す如く、有機EL 層115とEL素子の上部電極116が設けられる。こ れらは、それぞれメタルマスクが設けられた状態で、真 空蒸着法で形成された。この上部電極116は、例えば 銀を含むマグネシウム膜により構成される。

【0050】次に上部電極116上に開孔が設けられて Si〇、膜の保護膜117が形成され、アルミニウムの 共通電極118が形成され、有機ELディスプレイ装置 が完成される。

【0051】本発明の第3の実施の形態について説明す る。本発明の第3の実施の形態ではバリアメタル11 0、111や密着用金属112等にチタンを使用したも のである。その製造工程図は図1と全く同じであるの で、図1に従って簡単に説明する。

[0052]図1(A)に示す如く、基板101上に多 20 結晶シリコン薄膜を形成し、これを島状に加工して、シ リコン活性層102を得る。このシリコン活性層102 の上にSi〇、よりなるゲート絶縁膜103、アルミニ ウムよりなるゲート電極104を形成し、不純物をドー プしてソース領域105、チャネル形成領域106及び ドレイン領域107を形成し、これらにSiO。よりな る層間絶縁膜108を形成する。

【0053】次に、図1(B)に示す如く、層間絶縁膜 108をエッチングして、ソース領域105、ドレイン 領域107、EL素子形成領域に開孔を設ける。そして 30 ITO膜がスパッタ法により形成され、加工されてEL 素子形成領域に透明電極109を形成する。この場合、 EL素子形成領域には開孔を設けず、層間絶縁膜108 上に透明電極109を設けてもよい。

[0054] それから窒素を45atm含有する窒化チ タン膜を、100Å~1000Å、例えば500Åの厚 さで基板全面に形成し、とれをエッチング処理して、ソ ース領域105と、ドレイン領域107と、透明電極1 09との上部のアルミニウム配線が接続される部分に、 窒素を45atm含有する窒化チタン膜よりなるバリア 40 ~20分位でクロムの流出が生じ、不良となったもの メタル110′、111′及び密着用金属112′を同 時に形成する。勿論スイッチ用薄膜トランジスタや周辺 駆動回路を構成する薄膜トランジスタのチタンよりなる バリアメタル及び密着用金属を同時に形成できる。

【0055】それから図1(C)に示す如く、全面にア ルミニウム膜が6000A形成され、これがエッチング 処理されて、ソース電極113-1が形成されるアルミ ニウム配線113と、ドレイン電極114-1と密着用 金属112とを接続するアルミニウム配線114が設け られる。

12

【0056】そして、図1 (D) に示す如く、有機EL 層115とEし素子の上部電極116が設けられる。と れらは、それぞれメタルマスクが設けられた状態で、真 空蒸着法で形成された。この上部電極 1 1 6 は、例えば 銀を含むマグネシウム膜により構成される。

【0057】次に上部電極116上に開孔が設けられて Si〇、膜の保護膜117が形成され、アルミニウムの 共通電極118が形成され、有機ELディスプレイ装置 が完成される。

【0058】ととで図2により窒化チタンTiNの窒素 10 含有量とその比抵抗の関係を説明する。図2においてN は窒素含有量(N、量)特性曲線を示し、Rは比抵抗特 性曲線を示し、Tは成膜速度特性曲線を示す。なお横軸 は成膜時N、分圧であり、窒素ガスとArガスの混合比 を示し、O. 2はN, ガス20%Arガス80%;また O. 6はN、ガス60%Arガス40%のときを示す。 【0059】この図2は、成膜時N、分圧が0.1のと き窒化チタンの窒素含有量はN曲線により約37.5a tm%、比抵抗はR曲線により約225マイクロオーム ・センチメータ、成膜速度は約92A/分であることを 示している。

【0060】本発明者等は、窒素含有量を30atm% より増加したところ、図2に示す如く、約37.5at m%を超えたとき窒化チタンの比抵抗が低下する領域の あることを発見し、これにより窒素含有量が30atm %を超えた領域でもバリアメタルや密着用金属として使 用可能であることを見出した。

【0061】当然のことながらバリアメタルや密着用金 属としては、比抵抗は低い程よい。またチタンに窒素を 含有すればする程化学的に安定するため、逆に加工性 (エッチング性)は低下することになる。

【0062】本発明によればチタン又は窒素を50at m%以下含有する窒化チタンを薄膜トランジスタのバリ アメタルとして使用することにより、バリアメタルとし ての機能、即ちシリコンのアルミニウム配線への拡散を 防ぐ機能を有するとともに、有機EL素子が使用されて もバリアメタルの流出を抑制することができる。

【0063】即ち、従来のようにバリアメタルとしてク ロムを使用した有機ELディスプレイ装置では、10分 が、チタン又は窒素を50 a t m%以下含有する窒化チ タンを使用することにより数日以上の長時間使用しても 薄膜トランジスタのバリアメタルや有機EL素子側の密 着用金属として安定な状態を保持することができる。

【0064】また有機EL素子を構成する透明電極と、 この透明電極に接続されるアルミニウム配線との間に設 けられる密着用金属として、チタン又は窒素を50at m%以下含有する窒化チタンの層を形成することによ り、透明電極とアルミニウム配線との密着性を向上させ 50 ることができる。

【0065】従って、従来バリアメタルとして、また【 T〇透明電極とアルミニウム配線との密着性向上のため の密着用金属として、いずれもクロムが用いられたが、 本発明ではこれらをともにチタン又は窒化チタンに置き 換えることができるため、製造工程自体は、材料の変更 以外は従来と同様とすることができる。

【0066】また窒化チタンにおける窒素の含有量は、 窒素が多くなると密着性が高くなるものの導電率が低下 し、また加工性も低下するため、30 a t m%以下の含 有量が好ましい。特に窒素の含有量が5~15atm% 10 程度が導電率と加工性と安定性とがともに良好に得られ るので極めて好ましい。

【0067】なお本発明においては、窒素を30atm %以下含有する窒化チタンをバリアメタルあるいは密着 用金属として使用することにより、比抵抗が小さく加工 性がよく、しかも耐電食性の安定性の良好なものを提供 することができる。また安価なウエットエッチング加工 することが可能となるバリアメタルあるいは密着用金属 として使用することができる。

【0068】本発明において窒素を30atm%を超え 20 50atm%以下含有する窒化チタンをバリアメタルあ るいは密着用金属として使用することにより、比抵抗が 小さく、耐電食性の安定性の非常に高いものを提供する ことができる。この場合、ドライエッチングにより加工 することができる。安定性が非常に高いので、窒化チタ ンの成膜後の熱が薬品に対する制約がなくなり、プロセ スの汎用性が向上し、成膜にどんな工程がきても問題が 発生しにくいものを提供することができる。

【0069】本発明においてチタンをバリアメタルある 安定性のある、しかも窒化チタンに比較して比抵抗が小 さく加工性の非常にすぐれたものを提供することができ る。そしてこれまた安価なウエットエッチング加工する ことが可能なものを提供することができる。

【0070】前記各実施の形態では、基板として石英基 板を用いた例について説明したが、本発明はこれに限定 されるものではなく、ガラス基板、セラミック基板等を 使用することができる。

【0071】前記各実施の形態では透明電極として「T 〇を使用した例について説明したが、本発明はこれに限 40 定されるものではなく、ZnO、SnO等を使用するこ とができる。

【0072】前記各実施の形態では窒化チタン又はチタ ンよりなるバリアメタルは、画素部分の電流制御用薄膜 トランジスタに設けられた例について示したが、本発明 はこれに限定されるととなく、これら窒化チタン又はチ タンよりなるバリアメタルを、スイッチング用薄膜トラ ンジスタや、X方向、Y方向の周辺駆動回路を構成する 薄膜トランジスタに設けてもよい。

【0073】特に、同一基板上において、画素部分と、

14

周辺駆動回路を同時に形成する場合、画案部分を構成す る電流制御用薄膜トランジスタとスイッチ用薄膜トラン ジスタと、各周辺駆動回路を構成する薄膜トランジスタ とにおいて、全てチタン又は窒化チタンよりなるバリア メタルを設けることで、また更には透明電極とアルミニ ウム配線との間にチタン又は窒化チタンの密着用金属を 設けることにより、従来に比較して特に製造工程を増加 することなく、信頼性の高い有機ELディスプレイ装置 を得ることができる。

[0074]

【発明の効果】請求項1に記載された本発明によれば薄 膜トランジスタの活性層と、これと接続するアルミニウ ム配線との間に、加工し易くかつ水分の存在によるも溶 出しないチタンよりなるバリアメタルを設けたので、有 機EL素子とともに使用してもバリアメタルの溶出によ る短絡や断線の発生を防止するとともに、バリアメタル を加工し易く構成することができる。

【0075】請求項2に記載された本発明によれば、薄 膜トランジスタの活性層と、これと接するアルミニウム 配線との間に窒素を50atm%以下含有する、密着性 が高く水分の存在によるも溶出されない安定な窒化チタ ンよりなるバリアメタルを設けたので、有機EL素子と ともに使用してもバリアメタルの溶出による短絡や断線 の発生を防止する薄膜トランジスタを提供することがで きる.

【0076】請求項3に記載された本発明によれば、有 機EL素子に接続された電流制御用薄膜トランジスタの シリコン活性層と、これと接続するアルミニウム配線と の間にチタンよりなるバリアメタルを設けたので、もっ いは密着用金属として使用することにより、耐電食性の 30 とも有機EL素子に近い電流制御用の薄膜トランジスタ をバリアメタルの溶出による短絡や断線の発生を防止し た構成の有機ELディスプレイ装置を提供することがで きる。

> 【0077】請求項4に記載された本発明によれば、有 機EL素子に接続された電流制御用薄膜トランジスタの シリコン活性層と、これと接続するアルミニウム配線と の間に窒素を50atm%以下含有する安定な窒化チタ ンよりなるバリアメタルを設けたので、もっとも有機E し素子に近い電流制御用の薄膜トランジスタをバリアメ タルの溶出による短絡や断線の発生を防止した構成の有 機ELディスプレイ装置を提供することができる。

【0078】請求項5に記載された本発明によれば、有 機EL素子に接続された電流制御用薄膜トランジスタの みならず、この電流制御用薄膜トランジスタのスイッチ ングを行うスイッチ用薄膜トランジスタに対してもそれ ぞれチタンよりなるバリアメタルを設けたので、電流制 御用薄膜トランジスタだけではなくスイッチ用薄膜トラ ンシスタにおいてもバリアメタルの溶出による短絡や断 線の発生を防止した安定性の一層高い有機 E L ディスプ 50 レイ装置を提供することができる。

【0079】請求項6に記載された本発明によれば、有機EL素子に接続された電流制御用薄膜トランジスタのみならず、この電流制御用薄膜トランジスタのスイッチングを行うスイッチ用薄膜トランジスタに対してもそれぞれ窒素を50atm%以下含有する安定な窒化チタンよりなるバリアメタルを設けたので、電流制御用薄膜トランジスタだけでなくスイッチ用薄膜トランジスタにおいてもバリアメタルの溶出による短絡や断線の発生を防止した、安定性の一層高い有機ELディスプレイ装置を提供することができる。

[0080] 請求項7に記載された本発明によれば、有機EL素子を構成する透明電極と、前記透明電極に接続されたアルミニウム配線との間に、チタンよりなるパリアメタルを設けたので密着性のよい接続を得ることができ、信頼性の高い有機ELディスプレイ装置を提供することができる。

[0081]請求項8に記載された本発明によれば、有機EL素子を構成する透明電極と、前記透明電極に接続されたアルミニウム配線との間に、窒素を50atm%以下含有する、密着性のよい安定な窒化チタンを設けた 20ので、密着性のよい安定した接続を得ることができ、信頼性の高い有機ELディスプレイ装置を提供することができる。

【0082】請求項9に記載された本発明によれば、電流制御用薄膜トランジスタは、その活性層とこれに接続されるアルミニウム配線との間にチタンよりなるバリアメタルが設けられ、また、有機EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間にチタンよりなる密着金属が設けられるので、バリアメタルと密着用金属を同時に形成することができ、製 30造コストを低下するとともに安定に動作する有機ELディスプレイ装置を提供することができる。

[0083] 請求項10に記載された本発明によれば、電流制御用薄膜トランジスタは、その活性層とこれに接続されるアルミニウム配線との間に窒素を50atm%以下含有する窒化チタンよりなるバリアメタルが設けられ、また有機EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に窒素を50atm%以下含有する窒化チタンよりなる密着金属が設けられているので、電流制御用薄膜トランジスタのバリムのアメタルと密着金属を同時に形成することができ、製造コストを低下するとともに、密着性の良好なバリアメタルや密着用金属を構成することができるので、信頼性の高い安定に動作する有機ELディスプレイ装置を提供することができる。

[0084]請求項11に記載された本発明によれば、 電流制御用薄膜トランジスタと、スイッチ用薄膜トラン ジスタのそれぞれにおいて活性層とこれに接続されるア ルミニウム配線との間にそれぞれチタンよりなるバリア メタルが設けられ、また有機EL素子を構成する透明電 50 16

極と、前記透明電極に接続されるアルミニウム配線との間にチタンよりなる密着用金属が設けられているので、電流制御用薄膜トランジスタのバリアメタルと、スイッチ用薄膜トランジスタのバリアメタルと、密着用金属を同時に形成することができ、製造コストを更に低下するとともに安定に動作する有機ELディスプレイ装置を提供することができる。

【0085】請求項12に記載された本発明によれば、電流制御用薄膜トランジスタと、スイッチ用薄膜トランシスタのそれぞれにおいて活性層とこれに接続されるアルミニウム配線との間にそれぞれ窒素を50atm%以下含有する窒化チタンよりなるバリアメタルが設けられ、また有機EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に窒素を50atm%以下含有する窒化チタンよりなる密着用金属が設けられているので、電流制御用薄膜トランジスタのバリアメタルと、スイッチ用薄膜トランジスタのバリアメタルと、密着用金属を同時に形成することができ、製造コストを低下するとともに密着性のすぐれたバリアメタルや密着用金属を形成することができ、信頼性の高い安定に動作する有機ELディスプレイ装置を提供することができる。

[0086]請求項13に記載された本発明によれば、電流制御用薄膜トランジスタの活性層と、この活性層に接続されるアルミニウム配線との間に形成されたバリアメタルと、有機EL素子を構成する透明電極と、この透明電極に接続されるアルミニウム配線との間に形成された密着用金属とを、チタンにより同時に形成することができるので、有機ELディスプレイ装置の製造コストを低下するとともに安定に動作するアクティブマトリックス型の有機ELディスプレイ装置の製造方法を提供することができる。

【0087】請求項14に記載された本発明によれば、電流制御用薄膜トランジスタの活性層と、この活性層に接続されるアルミニウム配線との間に形成されたバリアメタルと、有機EL素子を構成する透明電極と、この透明電極に接続されるアルミニウム配線との間に形成された密着用金属とを、窒素を50atm%以下含有する窒化チタンにより同時に形成することができ、有機ELディスプレイ装置の製造コストを低下するとともに、密着性の良好なバリアメタルや密着用金属を有し、信頼性の高い安定に動作するアクティブマトリックス型の有機ELディスプレイ装置の製造方法を提供することができる。

【図面の簡単な説明】

- 【図1】本発明の実施の形態説明図である。
- 【図2】本発明で使用される窒化チタン特性説明図であ ス
- 【図3】従来例説明図である。
- 【図4】有機ELディスプレイ装置の回路構成図であ

*10 118 共通電極

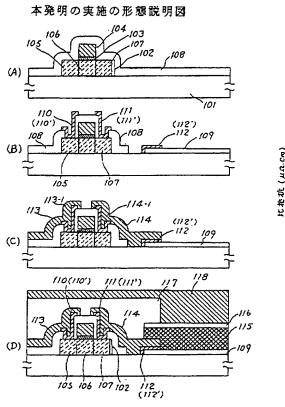
18

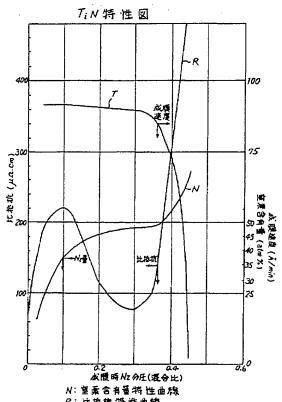
17 *109 透明電極 る。 110、110′ バリアメタル 【符号の説明】 111、111′ バリアメタル 101 基板 112、112′ 密着用金属 102 シリコン活性層 113 ソース電極 103 ゲート絶縁膜 114 ドレイン電極 104 ゲート電極 115 有機EL層 105 ソース領域 116 上部電極 106 チャネル形成領域 117 保護膜 107 ドレイン領域

【図1】

108 層間絶縁膜

[図2]

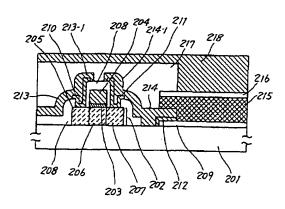




N: 望素含有量特性曲線 R: 之抢梳特性曲線 T: 成膜速度特性曲線

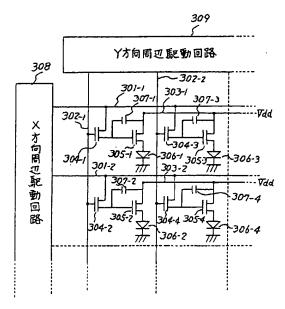
[図3]

從来例説明図



[図4]

有機ELディスプレイ装置の回路構成図



【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第2区分

【発行日】平成15年7月4日(2003.7.4)

【公開番号】特開平8-330600

【公開日】平成8年12月13日(1996.12,13)

【年通号数】公開特許公報8-3306

【出願番号】特願平8-65774

【国際特許分類第7版】

H01L 29/786

H05B 33/26

[FI]

H01L 29/78 616 V

H05B 33/26

【手続補正書】

[提出日] 平成 l 5 年 3 月 l 7 日 (2003.3.17)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正内容】

【発明の名称】薄膜トランジスタ、<u>エレクトロルミネセンス</u>ディスプレイ装置及び<u>エレクトロルミネセンス</u>ディスプレイ装置の製造方法

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】ソースまたはドレインを構成するシリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、<u>チタン膜</u>を設けたことを特徴とする薄膜トランジスタ。

【請求項2】ソースまたはドレインを構成するシリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、窒素を50 a t m%以下含有する<u>窒化チ</u>タン膜を設けたことを特徴とする薄膜トランジスタ。

【請求項3】有機EL層を有するEL素子と、該EL素子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって、

前記電流制御用薄膜トランジスタは、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、<u>チタン膜</u>が設けられていることを特徴とする<u>エ</u>レクトロルミネセンスディスプレイ装置。

【請求項4】<u>有機EL層を有する</u>EL素子と、該EL素子に接続された電流制御用薄膜トランジスタを有するア

クティブマトリックス駆動型の<u>エレクトロルミネセンス</u> ディスプレイ装置であって、

前記電流制御用薄膜トランジスタは、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する<u>窒化チタン膜</u>を設けたことを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項5】<u>有機EL圏を有する</u>EL素子と、該EL素子に接続された電流制御用薄膜トランジスタと、前記電流制御用薄膜トランジスタのスイッチングを行うスイッチ用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって

前記電流制御用薄膜トランジスタと、前記スイッチ用薄膜トランジスタのそれぞれにおいて、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、<u>チタン膜</u>を設けたことを特徴とする<u>エレクトロルミネセンス</u>ディスプレイ装置。

【請求項6】有機EL層を有するEL素子と、該EL素子に接続された電流制御用薄膜トランジスタと、前記電流制御用薄膜トランジスタのスイッチングを行うスイッチ用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって、

前記電流制御用薄膜トランジスタと、前記スイッチ用薄膜トランジスタのそれぞれにおいて、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する<u>窒化チタン膜</u>を設けたことを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項7】 有機EL層を有するEL素子がマトリックス状に設けられた、アクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって、

前記EL素子を構成する透明電極と、前記透明電極に接

続されるアルミニウム配線との間に、<u>チタン膜</u>を設けた ことを特徴とするエレクトロルミネセンスディスプレイ 装置。

【請求項8】 <u>有機EL層を有する</u>EL素子がマトリックス状に設けられた、アクティブマトリックス駆動型の<u>エ</u>レクトロルミネセ<u>ンス</u>ディスプレイ装置であって、

前記EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する<u>窒化チタン膜</u>を設けたことを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項9】有機EL層を有するEL素子と、該EL素子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって、

前記電流制御用薄膜トランジスタは、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、チタン膜が設けられており、

前記EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に、<u>チタン膜</u>が設けられていることを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項10】有機EL層を有するEL素子と、該EL素子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって、

前記電流制御用薄膜トランジスタは、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する<u>窒化チタン膜</u>が設けられており、

前記EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に、窒素を50 a t m %以下含有する<u>窒化チタン膜</u>が設けられていることを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項11】有機EL層を有するEL素子と、該EL 素子に接続された電流制御用薄膜トランジスタと、前記 電流制御用薄膜トランジスタのスイッチングを行うスイッチ用薄膜トランジスタを有するアクティブマトリック ス駆動型のエレクトロルミネセンスディスプレイ装置で

前記電流制御用薄膜トランジスタと、前記スイッチ用薄膜トランジスタのそれぞれにおいて、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、チタン膜が設けられており、

前記EL累子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に、<u>チタン膜</u>が設けられていることを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項12】<u>有機EL層を有する</u>EL素子と、該EL素子に接続された電流制御用薄膜トランジスタと、前記電流制御用薄膜トランジスタのスイッチングを行うスイッチ用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置であって、

前記電流制御用薄膜トランジスタと、前記スイッチ用薄膜トランジスタのそれぞれにおいて、シリコン活性層と、該シリコン活性層に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する<u>窒化チタン膜</u>が設けられており、

前記EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に、窒素を50atm%以下含有する<u>窒化チタン膜</u>が設けられていることを特徴とするエレクトロルミネセンスディスプレイ装置。

【請求項13】有機EL層を有するEL素子と、該EL素子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置を製造するに際し、

前記電流制御用薄膜トランジスタのシリコン活性層と、 該シリコン活性層に接続されるアルミニウム配線との間 に設けられ<u>るチタン膜</u>と、

前記EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に設けられる<u>チタン膜とが</u>同時に形成されることを特徴とするエレクトロルミネセンスディスプレイ装置の製造方法。

【請求項14】有機EL層を有するEL素子と、該EL素子に接続された電流制御用薄膜トランジスタを有するアクティブマトリックス駆動型のエレクトロルミネセンスディスプレイ装置を製造するに際し、

前記電流制御用薄膜トランジスタのシリコン活性層と、 該シリコン活性層に接続されるアルミニウム配線との間 に設けら<u>る窒素を50atm%以下含有する窒化チタン</u> 膜と、

前記EL素子を構成する透明電極と、前記透明電極に接続されるアルミニウム配線との間に設けられる<u>窒素を50atm%以下含有する窒化チタン膜とが同時に形成されることを特徴とするエレクトロルミネセンスディスプレイ装置の製造方法。</u>